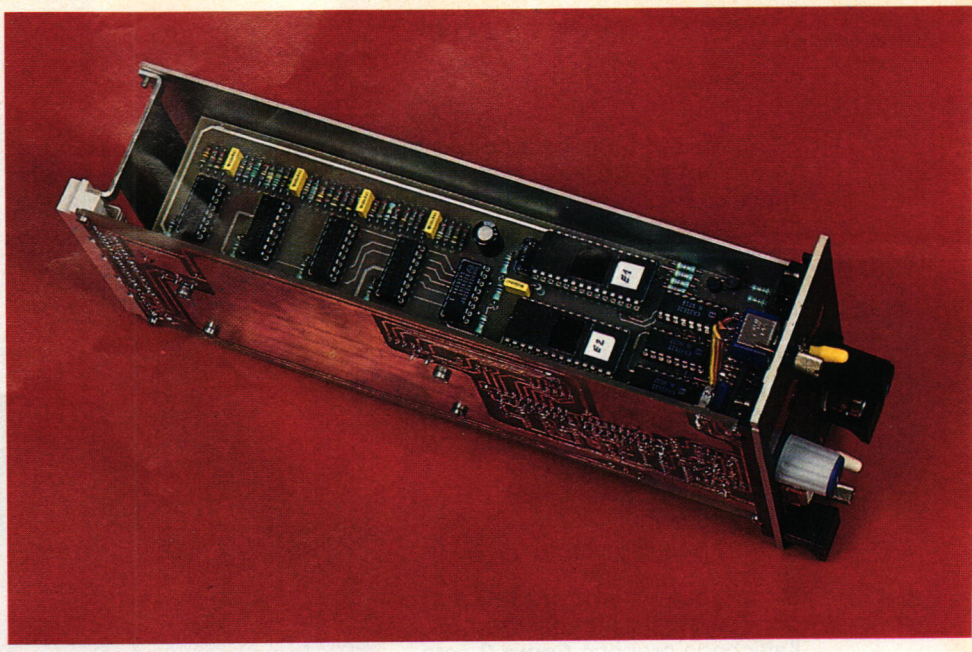
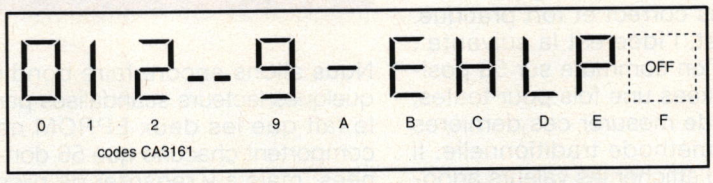
La **figure 3** donne donc les lois pour afficher ce que l'on désire, dans les limites de décodage des 3161 bien entendu. On peut y voir ce qu'on obtient «normalement», mais aussi les codes nécessaires si on le détourne pour un afficheur +/-1. Certains conduisent à des résultats identiques, tels 3,4 et 9 qui donneront +1, et 1, 7 pour 1, mais si les mots viennent d'une EPROM on n'a que l'embarras du choix !

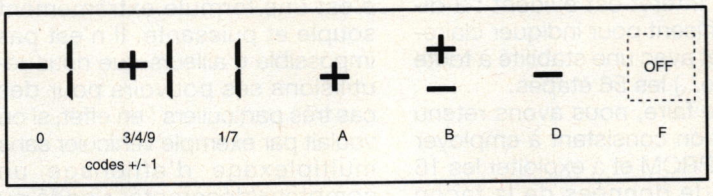
Les données permettant de piloter les pavés «Hz, kHz» et les points décimaux ont toutes été relevées, même si certaines ne sont pas très utiles (F par exemple).

Enfin, la figure précise l'ordre des quartets des EPROM 2 et 1 et ce qu'ils pilotent.

On dispose ainsi de tout ce qu'il faut pour programmer à son goût un tel affichage (il n'a pas été fait usage dans notre cas du +/-1). Les dumps personnels à l'auteur pour les deux EPROM sont livrés à titre d'exemple à la **figure 4**. Les colonnes Hz et kHz indiquent exactement ce qui sera affiché. C'est un choix ! Si on préfère en kHz se fixer sur 2 ou 3 chiffres, il suffira de changer la programmation, mais le passage de 900 Hz à 1 kHz puis 1,2 kHz, s'il «n'occupe pas le terrain» nous a semblé très efficace pour une lecture rapide. Plus intéressant dans cette liste, est de prendre connaissance des 56 fréquences retenues. Le principe consiste à changer de condensateur à partir du 32e pas. Ainsi, il serait possible comme nous l'avons dit, de pousser de 31 kHz à 90 kHz en supprimant uniquement le décodage de RAZ à la 56e position (voire en oubliant IC12 et en forcant 13 de IC15), mais aller aussi haut ne nous a pas semblé utile pour ce type de relevé.







0 :	all OFF	codes Ld/dp
1 :	dp2	
2 :	dp1	
3 :	dp1 + dp2	
4 :	Ld2 (up)	
5 :	Ld2 + dp2	
6 :	Ld2 + dp1	
7 :	Ld2 + dp1 + dp2	
8 :	Ld1 (down)	
9 :	Ld1 + dp2	
A :	Ld1 + dp1	
B :	Ld1 + dp1 + dp2	
C :	Ld1 + Ld2	
D :	Ld1 + Ld2 + dp2	
E :	Ld1 + Ld2 + dp1	
F :	Ld1 + Ld2 + dp1 + dp2	

LOIS

Eprom2		Eprom1	
D7 a D4	D3 a D0	D7 a D4	D3 a D0
AFF2	AFF1	Ld/dp	AFF3

Figure 3

Logique

La **figure 5** présente le schéma de la section permettant de sélectionner une résistance parmi 32. Une commutation au moyen de 5 bits suffit. Les résistances R10 à R41 seront à calculer soigneusement en fonction des condensateurs sélectionnés par le 6e bit.

Figure 6, on découvre la génération des mots de 6 bits. C'est d'une simplicité exemplaire !

IC9 se charge de bufférriser les données pouvant venir soit de IC13 soit d'un code fixé (lequel correspond ici à 1kHz). IC10 et 11

adr	Hz	E2	E1	adr	Hz	E2	E1	adr	kHz	E2	E1	adr	kHz	E2	E1
00	10	1F	80	10	100	01	80	20	1	FF	41	30	10	1F	40
01	12	1F	82	11	120	21	80	21	1.2	1F	52	31	12	1F	42
02	14	1F	84	12	140	41	80	22	1.4	1F	54	32	14	1F	44
03	16	1F	86	13	160	61	80	23	1.6	1F	56	33	16	1F	46
04	18	1F	88	14	180	81	80	24	1.8	1F	58	34	18	1F	48
05	20	2F	80	15	200	02	80	25	2	FF	42	35	20	2F	40
06	22	2F	82	16	220	22	80	26	2.2	2F	52	36	22	2F	42
07	25	2F	85	17	250	52	80	27	2.5	2F	55	37	25	2F	45
08	31	3F	81	18	310	13	80	28	3.1	3F	51				
09	35	3F	85	19	350	53	80	29	3.5	3F	55				
0A	40	4F	80	1A	400	04	80	2A	4	FF	44				
0B	50	5F	80	1B	500	05	80	2B	5	FF	45				
0C	63	6F	83	1C	630	36	80	2C	6.3	6F	53				
0D	71	7F	81	1D	710	17	80	2D	7.1	7F	51				
0E	80	8F	80	1E	800	08	80	2E	8	FF	48				
0F	90	9F	80	1F	900	09	80	2F	9	FF	49				

DUMP generateur

Figure 4 : Dumps des EPROM.